P0

VME_P0(94:0)

+5V	A1	1	+5V	B1	20	+5V	C1	39	+5V	D1	58	+5V	E1	77	ground	F1	96
Rsvd0	A2	2	Rsvd4	B2	21	+5V	C2	40	Rsvd7	D2	59	Rsvd9	E2	78	ground	F2	97
Rsvd1	A3	3	Rsvd5	B3	22	Rsvd6	C3	41	Rsvd8	D3	60	Rsvd10	E3	79	ground	F3	98
Vt0	A4	4	User_IO0	B4	23	User_IO16	C4	42	User_IO32	D4	61	User_IO48	E4	80	ground	F4	99
Vt1	A5	5	User_IO1	B5	24	User_IO17	C5	43	User_IO33	D5	62	User_IO49	E5	81	ground	F5	100
Ret_ZT0	A6	6	User_IO2	B6	25	User_IO18	C6	44	User_IO34	D6	63	User_IO50	E6	82	ground	F6	101
AREF_ZT	A7	7	User_IO3	B7	26	User_IO19	C7	45	User_IO35	D7	64	User_IO51	E7	83	ground	F7	102
Ret_ZT1	A8	8	User_IO4	B8	27	User_IO20	C8	46	User_IO36	D8	65	User_IO52	E8	84	ground	F8	103
Vz0	A9	9	User_IO5	B9	28	User_IO21	C9	47	User_IO37	D9	66	User_IO53	E9	85	ground	F9	104
Vz1	A10	10	User_IO6	B10	29	User_IO22	C10	48	User_IO38	D10	67	User_IO54	E10	86	ground	F10	105
Vy0	A11	11	User_IO7	B11	30	User_IO23	C11	49	User_IO39	D11	68	User_IO55	E11	87	ground	F11	106
Vy1	A12	12	User_IO8	B12	31	User_IO24	C12	50	User_IO40	D12	69	User_IO56	E12	88	ground	F12	107
Ret_XY0	A13	13	User_IO9	B13	32	User_IO25	C13	51	User_IO41	D13	70	User_IO57	E13	89	ground	F13	108
AREF_XY	A14	14	User_IO10	B14	33	User_IO26	C14	52	User_IO42	D14	71	User_IO58	E14	90	ground	F14	109
Ret_XY1	A15	15	User_IO11	B15	34	User_IO27	C15	53	User_IO43	D15	72	User_IO59	E15	91	ground	F15	110
Vx0	A16	16	User_IO12	B16	35	User_IO28	C16	54	User_IO44	D16	73	User_IO60	E16	92	ground	F16	111
Vx1	A17	17	User_IO13	B17	36	User_IO29	C17	55	User_IO45	D17	74	User_IO61	E17	93	ground	F17	112
Rsvd2	A18	18	User_IO14	B18	37	User_IO30	C18	56	User_IO46	D18	75	User_IO62	E18	94	ground	F18	113
Rsvd3	A19	19	User_IO15	B19	38	User_IO31	C19	57	User_IO47	D19	76	User_IO63	E19	95	ground	F19	114

DATE	REVISION DESCRIPTION
15 Dec 95	Original design -- JW

UNIVERSITY OF CHICAGO
ELECTRONICS DEVELOPMENT GROUP

TITLE
VMEbus_P0

SHEET 2 OF 10
DATE 15 Dec 1995
DRWN JW

C-2374
REV B